

ARTURO JAVIER MIGUEL DE PRIEGO PAZ SOLDÁN

46 años, www.tourdigital.net, amiguel@pucp.edu.pe, (+51) 987 207696

Ingeniero electrónico con experiencia pedagógica en el aula universitaria y escolar. Me dedico al diseño y desarrollo de software y tutoriales para enseñanza y aprendizaje de electrónica, informática, matemática, física y química. En el aula aplico el aprendizaje basado en investigación científica y en proyectos de ingeniería. Investigo técnicas de inteligencia artificial y aprendizaje automático. He publicado y revisado artículos de educación en ingeniería y me mantengo al día siguiendo cursos MOOC y revistas especializadas en educación y tecnología. Mi sitio de Internet aparece en los primeros resultados de búsqueda de Google con las palabras ciencia ingeniería escolar.

HABILIDADES Y CAPACIDADES

- Aplico y desarrollo técnicas de aprendizaje basado en proyectos, aprendizaje basado en indagación y educación STEM en la escuela y universidad.
- Adapto mis métodos de enseñanza a los estilos y ritmos de aprendizaje de mis estudiantes.
- Poseo sólidos conocimientos teóricos y pedagógicos de matemática (estadística, álgebra lineal, cálculo), física (mecánica, electricidad y magnetismo, óptica), electrónica (sensores, amplificadores, microcontroladores), informática y robótica.
- Diseño circuitos digitales con CPLDs y FPGAs de Altera (Quartus II, Cyclone, MAX II, Stratix) y Xilinx (ISE, Spartan), y microcontroladores Arduino UNO, Propeller (Parallax) y PIC (Microchip), y circuitos integrados con L-Edit y Tedmos. Utilizo simuladores basados en Spice (Icap4, PSpice, HSpice).
- Diseño programas de aprendizaje supervisado, no supervisado y reforzado para identificar y recomendar métodos de enseñanza y aprendizaje en el aula.
- Desarrollo software educativo con C, C++ (STL, API de Windows), Octave, MATLAB, Python (Scikit Learn, Pandas, Matplotlib, TensorFlow) y JavaScript.
- Diseño y programo robots MindStorm y EV3 de Lego y humanoides de Abilix.

PROYECTOS Y PUBLICACIONES

- ***Out-of-School STEM Education and Project-Based Learning with Emphasis in Electrical Engineering and Computer Science for Peruvian High School Students.***
The World Engineering Education Forum & The Global Engineering Deans Council.
Noviembre, 2016, Seúl, Corea del Sur.
- ***A Framework for K-12 Engineering Education at Low Budget Institutions.***
Engineering Leaders Conference on Engineering Education.
Noviembre, 2014, Doha, Catar.
Aparece en los primeros resultados de búsqueda de Google con *K-12 engineering education* o con *K-12 engineering*
- ***A builder and simulator program with interactive virtual environments for the discovery and design of logic digital circuits.***
43rd Annual Frontiers in Education Conference
Octubre, 2013, Oklahoma, Estados Unidos.
Las primeras versiones son gratuitas y se emplean en escuelas y universidades de América Latina y Europa.

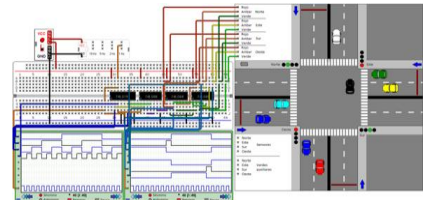
DISTINCIONES Y RECONOCIMIENTOS

- **Premio AEP 2007** otorgado por la Asociación Electrotécnica Peruana por *Un Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos para Prácticas de Diseño Digital en el Nivel Escolar y Universitario*.
- **Diploma** del Servicio de Electrónica de la Fuerza Aérea del Perú “por la eficiente labor y dedicación puesta de manifiesto en beneficio del desarrollo de la tecnología electrónica y de la calidad en el servicio en la fuerza aérea”.

SOFTWARE EDUCATIVO

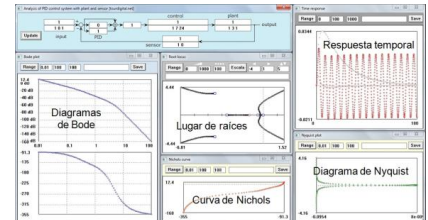
Simulador de circuitos digitales con entornos virtuales

- Es útil para construir y simular circuitos digitales con escenarios virtuales empleando modelos lógicos de circuitos integrados estándares, de aplicación específica, lógica programable, diagramas esquemáticos y diagramas de flujo.
- Ayuda a aprender conceptos y métodos de diseño desde diferentes perspectivas tecnológicas.



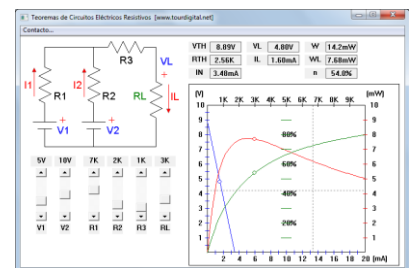
Analizador Básico de Sistemas de Control

- Facilita la comprensión de las transformadas de Laplace y señales electrónicas.
- El usuario especifica la entrada, PID, control, planta y sensor de realimentación y observa la gráfica del lugar de raíces, la respuesta temporal y los diagramas de Bode, Nyquist y Nichols para analizar rangos de estabilidad, márgenes de fase y de ganancia.



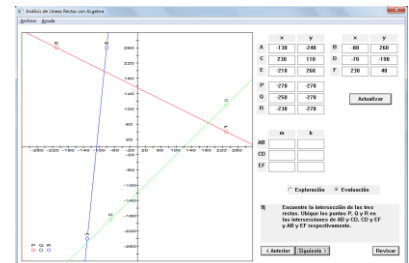
Teoremas Básicos de Circuitos Eléctricos

- Ayuda a descubrir y comparar propiedades de los circuitos eléctricos: ley de Ohm, leyes de Kirchhoff, principio de superposición, teorema de Thévenin y teorema de Norton.
- Voltímetros, amperímetros, tablas y curvas de respuesta brindan datos para determinar las relaciones entre parámetros, entradas y salidas de los circuitos.



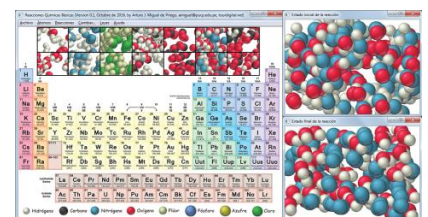
Análisis de Líneas Rectas

- Permite encontrar patrones y resolver ejercicios de complejidad matemática creciente. Incluye temas de geometría, álgebra, trigonometría y estadística junto con escenarios interactivos para aplicaciones con circuitos electrónicos, cinemática y dinámica.
- Empecé a desarrollarlo en mayo de 2016 cuando enseñaba en un colegio público.



Simulador de Reacciones Químicas

- Sirve para descubrir y determinar las leyes de las reacciones químicas tanto desde una perspectiva histórica como desde un aspecto cuantitativo.
- Comencé su desarrollo en setiembre de 2016 cuando enseñaba en un colegio particular.



EXPERIENCIA DOCENTE

Pontificia Universidad Católica del Perú

Abr. 1997 – Dic. 2001

- Docente de Microelectrónica, Circuitos Analógicos, Circuitos Digitales, Diseño Electrónico y Arquitectura de Computadoras.

Universidad Nacional de San Antonio Abad del Cusco

- Docente de VHDL, para el curso de titulación de Ingeniería Electrónica. May. – Jul. 2010
- Docente de Sistemas Digitales 1; jefe de prácticas de laboratorios de Sistemas Digitales 2, Circuitos Electrónicos 1 y Sistemas Electrónicos de Potencia. Ago. – Nov. 2007
- Docente de Microprocesadores y Microcontroladores y Arquitectura del Computador; jefe de Laboratorio de Sistemas Digitales 1. Ene. – Oct. 2004

Universidad Peruana de Ciencias Aplicadas

Abr. – Nov. 2008

- Sistemas Digitales y Microprocesadores; laboratorios de circuitos eléctricos y digitales.
- Encuesta de evaluación docente: 9.69 (2008-2).

Universidad de San Martín de Porres

- Asesoré los proyectos en los cursos Proyecto de Ingeniería I y Proyecto de Ingeniería II. Participé en el diseño de sistemas de adquisición de datos para un polisomnógrafo. Set. 2005 – Nov. 2006
- Asesoré proyectos de último año de ingeniería electrónica. Oct. 2004 – Feb. 2005
- Dicté un curso de C++ para docentes de electrónica.

COAR, Cusco

Feb. 1 – Jun. 30, 2016

- Enseñé Matemática Nivel Superior y Matemática Nivel Medio del Programa del Diploma del Bachillerato Internacional en el cuarto grado.
- Desarrollé talleres de robótica con los estudiantes de cuarto grado.

Colegio Monteverde, Cusco

Ago. – Nov. 2016

- Enseñé matemática y ciencia, tecnología y ambiente desde el primero hasta el cuarto año de secundaria.

COAR, Puno

- Enseñé Matemática Nivel Superior del Programa del Diploma del Bachillerato Internacional en los grados quinto y cuarto. Mar. 16 – May. 5, 2017
- Enseñé Matemática Nivel Superior del Programa del Diploma del Bachillerato Internacional en quinto grado y Nivel Estándar en cuarto. Jun. 16 – , 2017

Talleres, tutoriales y conferencias:

- **Ingeniería electrónica:** Universidad Nacional de San Antonio Abad del Cusco, Universidad Católica de Santa María, Universidad Nacional San Luis Gonzaga, Universidad Nacional Pedro Ruiz Gallo, Universidad Privada Antenor Orrego, Universidad Peruana de Ciencias Aplicadas, Universidad de San Martín de Porres.
- **Ingeniería y ciencia escolar:** Institución Educativa Pública José Pardo y Barrera (Chincha), Kuska School (Ollantaytambo, Cusco), Colegio Intercultural Sol y Luna (Urubamba, Cusco), Programa Colibrí de la Policía Nacional del Perú (Cusco).

EXPERIENCIA PROFESIONAL

Pontificia Universidad Católica Del Perú

Sep. 1997 – Mar. 2002

- Jefe de sub-área administrativa, departamento de Ingeniería
- Asistente de sub-área administrativa

PowerHawke, Campinas, Sao Paulo, Brasil

Abr. – Nov. 2009

- Con subvención de FAPESP desarrollé interfaces de memoria de video en FPGA para procesamiento de imágenes digitales.
- Continué en la empresa desarrollando circuitos basados en FPGA.

Universidad Estatal de Campinas (UNICAMP), Sao Paulo, Brasil

Abr. 2009 – Abr. 2010

- Colaboré en proyectos del Laboratorio de Comunicaciones Visuales, Departamento de Comunicaciones, Facultad de Ingeniería Eléctrica y de Computación.

Servicio de Electrónica de la Fuerza Aérea del Perú

Set. 2004 – Jun. 2005

- Participé en el proyecto de modernización de la cabina delantera de un Air Macchi 339A. Desarrollé la interfaz gráfica del ADI (Attitude Direction Indicator) en una versión para DOS usando C y en una versión para Windows usando C++. Contribuí al diseño de las interfaces análogo-digitales para la adquisición de señales provenientes del sistema inercial de la nave.
- Propuse el diseño de un sistema embebido de lógica programable para la cabina del Macchi.

Pontificia Universidad Católica del Perú

Nov. 2015 – Nov. 2016

- Mediante servicios profesionales para la Facultad de Ciencias e Ingeniería desarrollé en C++ software para la enseñanza de los cursos Máquinas Eléctricas I y Electrónica Industrial.

Mind Map Perú S.A.C.

Febrero de 2015

- Brindé servicios de mantenimiento y armado de robots humanoides de la marca Abilix.

Business Consulting and Technologycal Services S.A.

Dic. 1995 – May. 1996

- Como analista programador, participé en los proyectos de Incamotors S.A. y Compañía Peruana de Radiodifusión S.A. consistentes en la creación de sistemas de contabilidad y mantenimiento de almacén a medida del cliente, usando los programas SQLWindows, SQLBase y Oracle.

EDUCACIÓN

Ingeniero Electrónico, Pontificia Universidad Católica del Perú Junio de 1999

- Tesis: “Diseño de una Estación Experimental y de Entrenamiento para Diseño Digital de Alto Nivel con Lógica Programable”

Bachiller en Ciencias con mención en Ingeniería Electrónica, PUCP Marzo de 1997

Ingeniería Electrónica, Pontificia Universidad Católica del Perú 1988 – 1995

Colegio Nacional José Pardo y Barreda, Chincha 1983 – 1987

- Primer puesto en aprovechamiento de la promoción 1987.
- Integré el equipo de matemáticas tricampeón regional (1985-1987) y tetracampeón provincial (1984-1987).

Centro Educativo 22237, Chincha 1977 – 1982

- Campeón provincial de matemáticas (Chincha, 1982)

CURSOS MOOC (edX, Coursera, Udacity)

Todos en 2015 salvo cuando se indica otro año

Matemática

- Introduction to Algebra, *edX, SchoolYourself*
- Introduction to Geometry, *edX, SchoolYourself*
- Calculus One, *Coursera, The Ohio State University*
- Calculus Two: Sequences and Series, *Coursera, The Ohio State University*

Física

- On-Ramp to AP Physics C: Mechanics, *edX, WestonHS*
- How Things Work, *Coursera, University of Virginia*.
- Introduction to Engineering Mechanics, *Coursera, Georgia Institute of Technology*
- Applications in Engineering Mechanics, *Coursera, Georgia Institute of Technology*
- Engineering Systems in Motion: Dynamics of Particles and Bodies in 2D Motion, *Coursera, Georgia Institute of Technology*.
- Advanced Engineering Systems in Motion: Dynamics of Three Dimensional (3D) Motion, *Coursera, Georgia Institute of Technology*.

Electrónica

- ISSCCx: ISSCC Previews - Circuit and System Insights, *edX, IEEE*.
- Circuits and Electronics (2013), *MITx, Massachusetts Institute of Technology*.
- Electronic Interfaces: Bridging the Physical and Digital Worlds, *edX, University of California, Berkeley*.
- RTSIx: Introducción a los Sistemas de Tiempo Real, *edX, IEEE*.

Informática

- Computer Science 101, Stanford University.
- 6.00.1x: Introduction to Computer Science and Programming Using Python, Massachusetts Institute of Technology.
- Machine Learning, Stanford University.
- An Introduction to Interactive Programming in Python (Part 1), Rice University.
- An Introduction to Interactive Programming in Python (Part 2), Rice University.
- Introduction to Computer Science: Building a Search Engine, Udacity 2012.
- The Arduino Platform and C Programming, *University of California, Irvine*.
- Programming a Robotic Car, Udacity 2012.
- HTML5.1x: Web Design Fundamentals (Part 1), W3C.
- Emerging Technologies, Yonsei University:
 1. Smartphone Emerging Technologies.
 2. Big Data, Cloud Computing, & CDN Emerging Technologies.
 3. Internet of Things & Augmented Reality Emerging Technologies.
 4. Internet Emerging Technologies.
 5. Wireless Communication Emerging Technologies.

Química

- General Chemistry: Concept Development and Application, Rice University.
- IQ101.1x: Introducción a la estructura de la materia, Universitat Politècnica de València.
- IQ101.2x: El enlace químico y las interacciones moleculares, Universitat Politècnica de València.

Administración y Negocios

- New Models of Business in Society, University of Virginia.
- Introduction to Project Management Principles and Practices Specialization, University of California, Irvine:
 1. Initiating and Planning Projects.
 2. Budgeting and Scheduling Projects.
 3. Managing Project Risks and Changes.

Cultura profesional

- Model Thinking (2013), *University of Michigan*.
- Learning How to Learn: Powerful mental tools to help you master tough subjects, *University of California, San Diego*.
- Introduction to Communication Science, *University of Amsterdam*.
- Career Success Specialization, *University of California, Irvine*:
 1. Project Management: The Basics for Success.
 2. Work Smarter, Not Harder: Time Management for Personal & Professional Productivity.
 3. Finance for Non-Financial Professionals.
 4. Communication in the 21st Century Workplace.
 5. High-Impact Business Writing.
 6. The Art of Negotiation.
 7. Fundamentals of Management.
 8. Effective Problem-Solving and Decision-Making.
 9. Essentials of Entrepreneurship: Thinking & Action.

CONGRESOS, CURSOS, TALLERES Y PASANTÍAS EN INGENIERÍA ELECTRÓNICA

- 2nd SURLabs - Regional Joint Latin-American Laboratories on FPGA Technology. Mar del Plata, Argentina. 2 – 7 de marzo, 2006.
- Introduction to Analog IC Design. Programa IBERCHIP. Guadalajara, México. 8 – 12 de abril de 2002.
- Advanced Course on System Simulation and Hardware Synthesis using VHDL. Lima, Perú, organizado por el International Centre for Theoretical Physics (ICTP) de Trieste, Italia. 28 de enero – 15 de febrero, 2002.
- I Jornadas Iberoamericanas de Diseño Digital de Alto Nivel (AECI, España). Cartagena de Indias, Colombia. 25 – 29 de septiembre, 2000.
- Altera Programmable Logic Training Course (Intectra). Pontificia Universidad Católica del Perú. Marzo, 1999.
- Diseño de Circuitos Integrados Analógicos. Cusco, Perú, organizado por el programa IBERCHIP. 22 – 26 de febrero, 1999.
- Taller del Programa Universitario de Xilinx. México D.F., organizado por Xilinx Inc. 23 – 24 de junio, 1998.
- Segundo Curso Regional sobre Técnicas Avanzadas de Diseño VLSI. Medellín, Colombia, organizado por el International Centre for Theoretical Physics (ICTP) de Trieste, Italia. 9 – 27 de febrero, 1998.
- Diseño ASIC: Un Enfoque Académico. Santafé de Bogotá, Colombia. 28 – 30 de octubre, 1997.
- Pasantía de Adiestramiento en el Diseño de Circuitos Integrados y Simulación de Circuitos con HSpice. Instituto Nacional de Astrofísica, Óptica y Electrónica (INAOE), Puebla, México. 7 – 25 de Julio, 1997.
- Diseño de Circuitos Integrados Analógicos. Puebla, México, organizado por el programa IBERCHIP. 10 – 18 de febrero, 1997.
- Curso Introductorio a la Detección de Fallas y al Diseño de Circuitos Digitales Fáciles de Probar. INICTEL, Lima, Perú. 5 – 9 de agosto, 1996.
- Pasantía de Adiestramiento en Diseño de Circuitos Integrados con Arreglos de Puertas Bipolares. Instituto de Microelectrónica de la Fundación Centro Tecnológico para Informática (CTI), Campinas, Brasil. 9 – 27 de octubre, 1995.
- Sensores Inteligentes: Tecnología CMOS. Universidad Nacional San Agustín, Arequipa, Perú. 27 de noviembre – 1 de diciembre, 1995.
- Curso Internacional de Análisis y Diseño de Microsensores y Técnicas de Circuitos Integrados en Micropotencia. Cusco, Perú. 28 de agosto 1 – de setiembre, 1995.

EXPOSITOR EN CURSOS Y TALLERES DE CAPACITACIÓN

- Cómo enseñamos, cómo aprendemos y cómo aprender la ingeniería del siglo XXI. XI Congreso Internacional de Ingeniería Electrónica, Universidad Católica de Santa María. Arequipa, del 21 al 23 de noviembre de 2011.
- Taller de Diseño Digital con VHDL y Lógica Programable. Universidad Nacional de San Antonio Abad del Cusco, del 27 al 31 de marzo de 2009.
- Tutorial de Metodologías y Herramientas para el Diseño en Ingeniería Electrónica. VIII Congreso Internacional de Ingeniería Electrónica, Universidad Católica de Santa María, Arequipa, del 11 al 12 de noviembre de 2008.
- Taller de Diseño Electrónico para Proyectos de Ingeniería. Universidad Nacional de San Antonio Abad del Cusco, del 15 de enero al 9 de febrero de 2007.
- Taller de Programación de Computadoras usando C++ con un Enfoque hacia los Proyectos de Ingeniería. Universidad Nacional de San Antonio Abad del Cusco, del 18 al 30 de diciembre de 2006.
- Taller de Diseño y Descubrimiento para Escolares. Colegio Nacional José Pardo y Barreda, Chincha, de mayo a junio de 2006.
- Aplicaciones y Metodologías de Diseño Electrónico. I Semana de Electrónica, Universidad Nacional de San Antonio Abad del Cusco, del 27 al 31 de marzo de 2006.
- Tutorial de Diseño Digital usando Lógica Programable, Microcontroladores y PC. V Congreso Internacional de Ingeniería Electrónica, Universidad Católica de Santa María, Arequipa, del 5 al 9 de diciembre de 2005.
- Programación con C++ para Interfaces con el Puerto Paralelo de la PC. Universidad Nacional de San Antonio Abad del Cusco, del 11 al 12 de noviembre de 2005.
- Programación Orientada a Objetos usando C++ para Aplicaciones en Ingeniería Electrónica. Universidad de San Martín de Porres, Lima, del 11 de enero – 24 de febrero, 2005.
- Tutorial de Diseño Digital con FPLDs y Microcontroladores. XI Congreso Internacional de Ingeniería Electrónica, INTERCON 2004, Universidad Nacional Pedro Ruiz Gallo, Lambayeque, del 15 al 21 de agosto, 2004.
- Programación Orientada a Objetos usando C++. Universidad Nacional San Antonio Abad del Cusco, del 19 de abril al 14 de mayo de 2004.
- Tutorial de Diseño Digital con Lógica Programable y VHDL. Universidad Católica de Santa María, Arequipa, del 12 al 14 de septiembre de 2003.
- Curso de VHDL. Radio Observatorio de Jicamarca, Lima, agosto de 2002.
- Diseño y Programación de Sistemas Digitales. Colegio Nacional José Pardo y Barreda, Chincha, del 6 de enero al 28 de febrero de 2003.

- Diseño Digital Utilizando Lógica Programable y VHDL. Universidad Católica de Santa María, Arequipa, del 10 al 14 de septiembre de 2001.
- Taller de Diseño Digital y Circuitos Integrados. Pontificia Universidad Católica del Perú, Lima, del 19 de julio al 18 de agosto de 2000.
- Diseño con Lógica Programable usando Herramientas de Altera. Pontificia Universidad Católica del Perú, Lima, 24 de abril de 1999.
- Análisis y Simulación de Circuitos Electrónicos Asistido por Computadora. Pontificia Universidad Católica del Perú, Lima, del 9 al 20 de agosto de 1993.

EXPOSITOR EN CONGRESOS DE ELECTRÓNICA E INFORMÁTICA

- Tecnologías de Lógica Programable y Herramientas CAD para la Enseñanza de los Principios de Diseño Digital y para el Prototipado de Sistemas Digitales Industriales. XVI CONEIMERA. Universidad Nacional de San Antonio Abad del Cusco. 21 - 25 de septiembre de 2009.
- Enseñanza, Aprendizaje y Diseño Cooperativo de la Ingeniería con Auxilio de Laboratorios Remotos y Escenarios Virtuales: Ejemplos de Aplicación para Circuitos Eléctricos y Circuitos Digitales. XVI CONEIMERA.
- Diseño de Sistemas Digitales con Lógica Programable y Educación en Ingeniería. IV Semana de Ingeniería Electrónica. Universidad Nacional de San Antonio Abad del Cusco. Cusco, 31 de marzo de 2009.
- Diseño de Escenarios Virtuales par la enseñanza de ingeniería electrónica. VIII Congreso Internacional de Ingeniería Electrónica. Universidad Católica de Santa María. Arequipa, 12 de noviembre de 2008.
- Ciencia, Tecnología e Innovación, el desarrollo de la Región Cusco, el Desafío para la UNSAAC. Universidad Nacional de San Antonio Abad del Cusco. Representé como panelista a la carrera profesional de Ing. Eléctrica e Ing. Electrónica. Cusco, 5 de octubre de 2007.
- Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos. VI Encuentro Científico Internacional de Invierno 2007, ECI 2007i. Lima, 31 de julio – 3 de agosto de 2007.
- Aspectos Tecnológicos de los Sistemas de Información y el Rol de la Ingeniería en la Sociedad. II Semana de Electrónica. Universidad Nacional de San Antonio Abad del Cusco. Cusco, 26 – 30 de marzo de 2007.
- Diseño Digital basado en Lenguajes de Descripción de Hardware y Lógica Programable. I Semana de Electrónica. Universidad Nacional de San Antonio Abad del Cusco. Cusco, 27 – 31 de marzo de 2006
- Neuroretroalimentación y Biomecánica. I Semana de Electrónica.
- Un Curso de Máquinas Eléctricas con Facilidades para las Prácticas de Laboratorio en Modos Real, a Distancia y Virtual, Eduardo Ismodes (PUCP), Arturo J. Miguel de Priego.

XIII Encuentro Científico Internacional de Verano, ECI 2006v. Lima, 2 – 5 de enero, 2006.

- Diseño Digital usando Lógica Programable, Microcontroladores y PC. Ejemplo de aplicación para una Cabina de Avión Acrobático. V Congreso Internacional de Ingeniería Electrónica. Universidad Católica de Santa María. Arequipa, 5 – 9 de diciembre, 2005
- Metodologías y Herramientas para la Enseñanza del Diseño Digital desde el Colegio hasta la Universidad. III Congreso Internacional de Ingeniería de Sistemas, ICSE 2005. Universidad César Vallejo. Trujillo, 14 – 17 de julio, 2005.
- Una Metodología de Diseño Digital y Programación de Computadoras en el Nivel Pre-Universitario. XII Encuentro Científico Internacional, ECI 2005v. Lima, 2 – 5 de enero, 2005.
- Un Entorno para Diseño Digital con Microcontroladores y Circuitos de Lógica Programable. I Foro de Innovación y Tecnología. Universidad Nacional San Luis Gonzaga. Ica, 16 – 17 de diciembre, 2004.
- Un Sistema de Apoyo a la Enseñanza de Cursos de Diseño Digital y Programación de Computadoras. II Workshop Peruano de Educación en Computación e Informática. Universidad Privada Antenor Orrego. Trujillo, 10 – 12 de noviembre, 2004.
- Simulador de Circuitos Digitales con empleo de Escenarios Virtuales y Emuladores. XI Congreso Internacional de Ingeniería Electrónica, INTERCON 2004. Universidad Nacional Pedro Ruiz Gallo, Lambayeque, 15 – 21 de agosto, 2004.
- Un Laboratorio de Diseño Digital con Acceso Remoto. INTERCON 2004.
- Un Entorno de Diseño para Microcontroladores. INTERCON 2004.
- Diseño de una Librería de Modelos Parametrizables para un Curso de Arquitectura de Computadoras. INTERCON 2004.
- Diseño Digital de Alto Nivel basado en Microcontroladores y Circuitos de Lógica Programable. Encuentro Científico Internacional de Invierno, ECI2004i, Lima, 31 de julio – 2 de agosto, 2004.
- Un Sistema para la Enseñanza del Diseño Digital usando Lógica Programable, Lenguajes de Alto Nivel y Escenarios Virtuales. III Congreso Internacional de Ingeniería Electrónica, Universidad Católica de Santa María. Arequipa, 12 – 14 de septiembre, 2003.
- La Microelectrónica en la PUCP. III Congreso de Electrónica. Universidad Católica de Santa María. Arequipa, 11 – 13 de noviembre, 1998.
- Mesa Redonda: Los 50 Años del Transistor. Pontificia Universidad Católica del Perú. Lima, 16 de julio, 1998.
- Circuitos Integrados de Aplicación Específica. IV Congreso Internacional de Ingeniería Electrónica. Universidad Nacional de San Agustín. Arequipa, 10 – 15 de agosto, 1997.

PUBLICACIONES EN CONGRESOS NACIONALES E INTERNACIONALES

- Ponencia: Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos. VI Jornadas Peruanas de Computación, JPC 2007. Trujillo, Perú. 5 – 11 de noviembre de 2007.
- Demostración: Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos. Aceptado en el XIII Taller IBERCHIP, Lima, Perú, 14 a 16 de Marzo de 2007, pero no hice efectiva mi participación.
- Designer Forum: Una Metodología para el Diseño Digital en el Nivel Preuniversitario. III Southern Conference on Programmable Logic, SPL 2007. Mar del Plata, Argentina. 26 – 28 de febrero, 2007.
- Demostración: Enseñanza del Diseño Digital: Desde la Escuela hasta la Universidad. XI Taller IBERCHIP, IWS-2005. Salvador de Bahía, Brasil. 28 – 30 de marzo, 2005.
- Póster: Un Laboratorio con Acceso por Internet para la Enseñanza, Análisis y Diseño de Circuitos Digitales. VIII Taller IBERCHIP. Guadalajara, México, 3 – 5 de abril, 2002.
- Póster: Un Sistema Integrado para la Enseñanza, Análisis y Diseño de Circuitos Digitales. Aceptado en el XII Congreso Internacional de Electrónica Comunicaciones y Computadoras, Acapulco, México, del 5 al 27 de febrero de 200, pero no hice efectiva mi participación.
- Artículo: Verificación de Hardware mediante Software: El Estándar IEEE 1149 y el desarrollo en la PUCP de un Equipo Automático de Pruebas, A. Miguel de Priego, M. Caldas. VII Taller IBERCHIP, Montevideo, Uruguay, 21 - 23 de marzo, 2001
- Póster: IEE313 Microelectrónica: Un Curso de Diseño de Circuitos Integrados. VII Taller IBERCHIP, Montevideo, Uruguay, 21 - 23 de marzo, 2001
- Póster: Una Metodología Integral de Diseño Digital con CPLDs, VHDL y C. VII Taller IBERCHIP, Montevideo, Uruguay, 21 - 23 de marzo, 2001
- Póster: Frecuencímetro digital con autoescalamiento realizado con VHDL y Lógica Programable, A. Miguel de Priego, J. Escalante (UNSA, Arequipa). VII Taller IBERCHIP, Montevideo, Uruguay, 21 - 23 de marzo, 2001
- Artículo: Un Sistema Experimental para la Verificación y Detección de Errores en Tarjetas de Circuitos Impresos Empleando la Norma IEEE Std. 1149.1-1990, V. Cordero, C. León, D. Martín, J. Talledo, A. Miguel de Priego. VI Workshop IBERCHIP. Sao Paulo, Brasil. 16 – 18 de marzo, 2000.
- Póster: Modelamiento, Simulación y Síntesis VHDL de un Microprocesador compatible con el 8086 de Intel, D. Aguilar, A. Miguel de Priego. VI Workshop IBERCHIP
- Póster: Un Módulo Didáctico para Experimentos de Verificación y Detección de Errores en Tarjetas de Circuitos Impresos Empleando la Norma IEEE Std. 1149.1-1990, V. Cordero, C. León, D. Martín, J. Talledo, A. Miguel de Priego. VI Workshop IBERCHIP
- Póster: Análisis, diseño y simulación de circuitos digitales básicos: Una librería de celdas para la tecnología ECPD07, G. Lovera, J. Samamé, M. Tovar, J. Sotelo, A. Miguel de Priego. V Workshop IBERCHIP. Lima, Perú. 1 – 3 de marzo, 1999.

- Póster: Proyectos Estudiantiles realizados con dispositivos lógicos programables utilizando VHDL. R. Vallejos, R. Carrera, E. Miranda, A. Miguel de Priego. V Workshop IBERCHIP
- Artículo: Diseño de un Controlador de Radar con CPLDs, A. Miguel de Priego (PUCP), G. Michhue (Radio Observatorio de Jicamarca). IV Taller IBERCHIP. Mar del Plata, Argentina. 11 – 13 de marzo, 1998.
- Póster: Implementación AHDL de un Generador de Tonos para una Interfaz Telefónica. N. Aréstegui (INICTEL), A. De La Cruz (INICTEL), A. Miguel de Priego (PUCP). IV Workshop IBERCHIP
- Demostración: Software para el Análisis y Diseño de Dispositivos Semiconductores. III Workshop IBERCHIP. México, febrero 1997.
- Proyecto: Entorno Integrado de Análisis de Dispositivos Semiconductores y Diseño de Circuitos Integrados. III Congreso Internacional de Ingeniería Electrónica, INTERCON'96. Universidad Particular Antonio Orrego. Trujillo, Perú. 12 – 16 de agosto 1996.
- Proyecto: Software de Análisis de Dispositivos Semiconductores, E. Cárdenas, A. Miguel de Priego. II Congreso Internacional de Ingeniería Electrónica INTERCON'95. Lima, Perú. 16 – 19 de agosto, 1995.
- Artículo: Dispositivos Lógicos Programables. Boletín de la Rama IEEE de la Universidad Particular Antenor Orrego. Trujillo, ed. Julio 95.
- Proyecto: Diseño de un Sistema de Entrenamiento de Lógica Booleana empleando Dispositivos Lógicos Programables. I Congreso Internacional de Ingeniería Electrónica, INTERCON'94. Universidad Ricardo Palma. Lima, Perú. 20 – 23 de septiembre de 1994.

ASESORÍAS DE TESIS

Diseño, Simulación e Implementación de un Sistema Digital utilizando PLDs, Jaime José Escalante Olarte, Universidad Nacional San Agustín de Arequipa. Noviembre de 2000.

Consistió en el diseño de un frecuencímetro digital con escala autoajutable. Jaime hizo el diseño inicial con circuitos integrados TTL y luego fue asesorado para realizar la entrada de diseño usando VHDL y circuitos esquemáticos en MAX+plus II y posteriormente realizó la síntesis sobre dispositivos FLEX y MAX de Altera.